

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2001285642 A

(43) Date of publication of application: 12.10.01

(51) Int. Cl. H04N 1/41
G06T 9/00
H03M 7/30
H04N 7/30

(21) Application number: 2000089306

(22) Date of filing: 28.03.00

(71) Applicant: CANON INC

(72) Inventor: MAEDA MITSURU

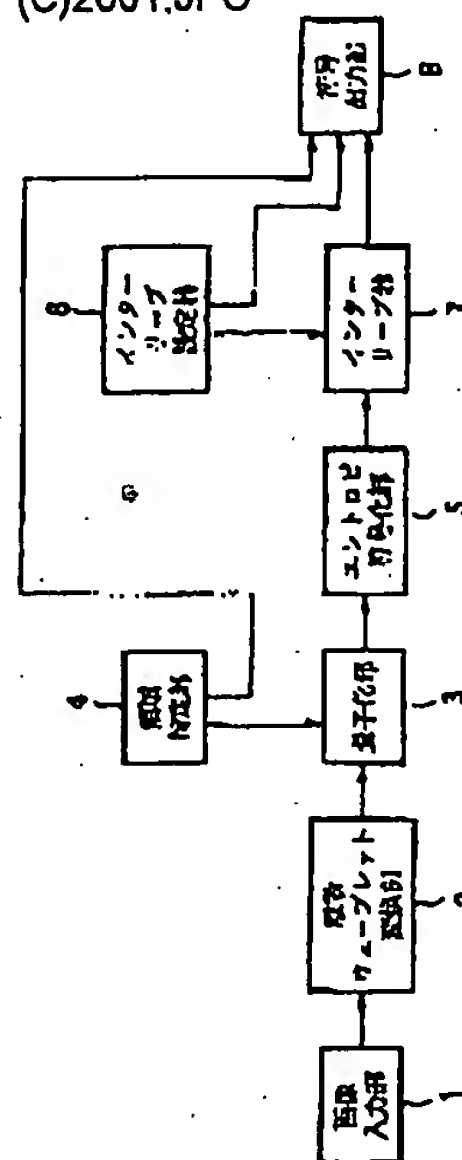
(54) IMAGE PROCESSING APPARATUS AND ITS
METHOD, COMPUTER-READABLE MEMORY

COPYRIGHT (C)2001.JPO

(57) Abstract:

PROBLEM TO BE SOLVED: To provide an image processing apparatus and its method, and a computer-readable memory that can suitably apply coding/decoding to an ROI and other areas.

SOLUTION: An area designation section 4 decides a high image quality coding area that is coded with higher image quality than that of a surrounding area in image data. A discrete wavelet conversion section 2 applies orthogonal transform to image data to generate conversion data. An entropy coding section 5 applies coding to each bit plane configuring the converted data. An interleave setting unit 8 designates an output sequence of the obtained coded data of each bit plane. An interleave unit 7 shifts bits of the conversion data in the high image quality coding area to higher-orders, fills '0s' to the low-order bits and fills '0s' to the high-order bits of the conversion data other than the high image quality coding area. Then a coding output section 3 outputs bit plane coded data on the basis of the designated output sequence.



(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開2001-285642

(P2001-285642A)

(43)公開日 平成13年10月12日 (2001.10.12)

(51)Int.Cl.⁷

識別記号

F I

特許庁(参考)

H 0 4 N 1/41

H 0 4 N 1/41

B 5 B 0 5 7

G 0 6 T 9/00

G 0 6 T 9/00

5 C 0 5 9

H 0 3 M 7/30

H 0 3 M 7/30

A 5 C 0 7 8

H 0 4 N 7/30

H 0 4 N 7/133

Z 5 J 0 6 4

9 A 0 0 1

審査請求 未請求 請求項の数18 O L (全 19 頁)

(21)出願番号

特願2000-89306(P2000-89306)

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(22)出願日

平成12年3月28日(2000.3.28)

(72)発明者 前田 充

東京都大田区下丸子3丁目30番2号 キヤ
ノン株式会社内

(74)代理人 100076428

弁理士 大塚 康徳 (外2名)

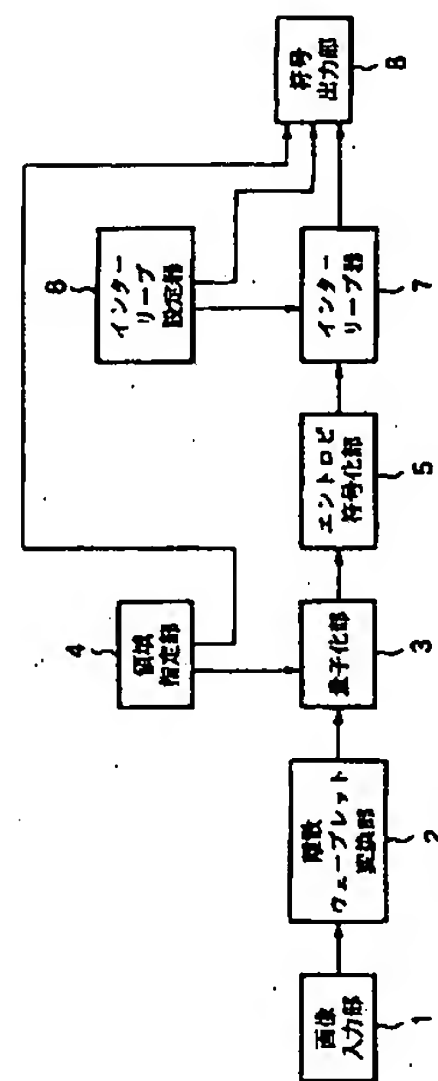
最終頁に続く

(54)【発明の名称】 画像処理装置及びその方法、コンピュータ可読メモリ

(57)【要約】

【課題】 ROIとそれ以外の領域を好適に符号化・復号を行うことができる画像処理装置及びその方法、コンピュータ可読メモリを提供する。

【解決手段】 画像データ中において周囲領域より高画質に符号化する高画質符号化領域を領域指定部4で決定する。離散ウェーブレット変換部2で、画像データに直交変換を施して変換データを生成する。変換データを構成する各ビットプレーンをエントロピ符号化部5で符号化する。得られる各ビットプレーン符号化データの出力順をインタリーブ設定器6で指定する。インタリーブ器7で、高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する。そして、指定された出力順に基づいて、ビットプレーン符号化データを符号出力部8で出力する。



【特許請求の範囲】

【請求項1】 入力された画像データを符号化する画像処理装置であって、
前記画像データ中において周囲領域より高画質に符号化する高画質符号化領域を決定する決定手段と、
前記画像データに直交変換を施して変換データを生成する変換手段と、
前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填手段と、
前記変換データを構成する各ビットプレーンを符号化する符号化手段と、
前記符号化手段で得られる各ビットプレーン符号化データの出力順を指定する指定手段と、
前記指定手段で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力手段とを備えることを特徴とする画像処理装置。

【請求項2】 前記出力手段は、前記符号化手段から出力するビットプレーン符号化データを制御する制御手段とを備えることを特徴とする請求項1に記載の画像処理装置。

【請求項3】 前記変換データを量子化する量子化手段とを更に備えることを特徴とする請求項1に記載の画像処理装置。

【請求項4】 前記変換手段は、前記画像データにウェーブレット変換を施して前記変換データを生成することを特徴とする請求項1に記載の画像処理装置。

【請求項5】 入力された符号化データを復号する画像処理装置であって、
画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号化データを入力する入力手段と、
前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを格納する格納手段と、
前記格納手段で格納された符号化データのビットシフトを行うビットシフト手段と、
前記ビットシフト手段でビットシフトされた符号化データを復号する復号手段と、
前記復号手段で復号されたデータに逆直交変換を施して画像データを生成する逆変換手段とを備えることを特徴とする画像処理装置。

【請求項6】 前記ビットシフト手段は、前記格納手段に格納された前記高画質領域に対応する符号化データを下位にビットシフトすることを特徴とする請求項5に記載の画像処理装置。

【請求項7】 前記復号手段で復号されたデータを逆量子化する逆量子化手段とを更に備えることを特徴とする

請求項5に記載の画像処理装置。

【請求項8】 前記逆変換手段は、前記復号手段で復号されたデータに逆ウェーブレット変換を施して前記画像データを生成することを特徴とする請求項5に記載の画像処理装置。

【請求項9】 入力された画像データを符号化する画像処理方法であって、
前記画像データ中において周囲領域より高画質に符号化する高画質符号化領域を決定する決定工程と、
前記画像データに直交変換を施して変換データを生成する変換工程と、
前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填工程と、
前記変換データを構成する各ビットプレーンを符号化する符号化工程と、
前記符号化工程で得られる各ビットプレーン符号化データの出力順を指定する指定工程と、
前記指定工程で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力工程とを備えることを特徴とする画像処理方法。

【請求項10】 前記出力工程は、前記符号化工程から出力するビットプレーン符号化データを制御する制御工程とを備えることを特徴とする請求項9に記載の画像処理方法。

【請求項11】 前記変換データを量子化する量子化工程とを更に備えることを特徴とする請求項9に記載の画像処理方法。

【請求項12】 前記変換工程は、前記画像データにウェーブレット変換を施して前記変換データを生成することを特徴とする請求項9に記載の画像処理方法。

【請求項13】 入力された符号化データを復号する画像処理方法であって、画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号化データを入力する入力工程と、
前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを記憶媒体に格納する格納工程と、
前記格納工程で前記記憶媒体に格納された符号化データのビットシフトを行うビットシフト工程と、
前記ビットシフト工程でビットシフトされた符号化データを復号する復号工程と、
前記復号工程で復号されたデータに逆直交変換を施して画像データを生成する逆変換工程とを備えることを特徴とする画像処理方法。

【請求項14】 前記ビットシフト工程は、前記格納工程で前記記憶媒体に格納された前記高画質領域に対応する符号化データを下位にビットシフトすることを特徴と

10

20

30

40

50

する請求項13に記載の画像処理方法。

【請求項15】 前記復号工程で復号されたデータを逆量子化する逆量子化工程とを更に備えることを特徴とする請求項13に記載の画像処理方法。

【請求項16】 前記逆変換工程は、前記復号工程で復号されたデータに逆ウェーブレット変換を施して前記画像データを生成することを特徴とする請求項13に記載の画像処理方法。

【請求項17】 入力された画像データを符号化する画像処理のプログラムコードが格納されたコンピュータ可読メモリであって、

前記画像データ中において周囲領域より高画質に符号化する高画質符号化領域を決定する決定工程のプログラムコードと、

前記画像データに直交変換を施して変換データを生成する変換工程のプログラムコードと、

前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填工程のプログラムコードと、

前記変換データを構成する各ビットプレーンを符号化する符号化工程のプログラムコードと、

前記符号化工程で得られる各ビットプレーン符号化データの出力順を指定する指定工程のプログラムコードと、

前記指定工程で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力工程のプログラムコードとを備えることを特徴とするコンピュータ可読メモリ。

【請求項18】 入力された符号化データを復号する画像処理のプログラムコードが格納されたコンピュータ可読メモリであって、

画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号化データを入力する入力工程のプログラムコードと、

前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを記憶媒体に格納する格納工程のプログラムコードと、

前記格納工程で前記記憶媒体に格納された符号化データのビットシフトを行うビットシフト工程のプログラムコードと、

前記ビットシフト工程でビットシフトされた符号化データを復号する復号工程のプログラムコードと、

前記復号工程で復号されたデータに逆直交変換を施して画像データを生成する逆変換工程のプログラムコードとを備えることを特徴とするコンピュータ可読メモリ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、画像の符号化・復号を行う画像処理装置及びその方法、コンピュータ可読

メモリに関するものである。

【0002】

【従来の技術】 現在、静止画像の符号化方式としてJPEG符号化方式が広く普及している。このJPEG符号化方式は、ISO (International Organization for Standardization: 国際標準化機構) で標準化されたものである。また、動画画像の符号化方式として、このJPEG符号化方式をフレーム内符号化方式として利用するMotion JPEGが一般的に知られている。さらに、近年のインターネットの普及に伴い、これまでのJPEG符号化方式より高機能、高画質の符号化が求められている。このためISOでは新たな静止画像符号化方式の標準化の策定作業を行っている。この活動は、一般的に「JPEG2000」と呼ばれている。JPEG2000符号化方式の概要については「特別記事 JPEG2000 次世代画像技術を探る」(戸田著: C MAGAZINE 1999年10月号 pp.6-10)等を参照されたい。特に本書の中で紹介されている、周囲部分と比較して高画質で復号されるべき領域ROI (Region Of Interesting)は新しい機能であり、有用な技術である。

【0003】

【発明が解決しようとする課題】 しかしながら、従来の画像符号化/復号装置(詳細は後述)では、例えば、低容量のネットワークの通信回線を用いたとき、ROIの一部のみが伝送され、ROI以外の情報が全く伝送することができないような現象が起こる。これは、ROIの領域内外で復号時にビットプレーンの重複が無いようにROIに対するビットのシフトアップが行われていて、ROIの全てのビットが復号されないとそれ以外のビットが全く復号されないことに原因がある。

【0004】 また、JPEG2000をフレーム内符号化として動画画像符号化に適用する際にはレート制御が必要になり、符号量の調節の際に絵柄によって伝送できるビットプレーンの数は、バラバラになる可能性がある。即ち、あるフレームではROIとそれ以外の領域を再生できるが、あるフレームではROIのみが再生されそれ以外の領域が黒となることが考えられる。さらに、これがフレーム単位で現象が異なるため、再生画像が大きく乱れるといった問題が生じる。例えば、3枚連続のフレームを符号化する場合で、中間のフレームだけROIとそれ以外の領域の符号化・復号が行えた場合は、図18(a)、(b)、(c)に示すように、図18(b)のフレームの前後の図18(a)、図18(c)のフレームのROI以外の領域(背景)が復号されず、ユーザーに大変な不快感を与えてしまう。

【0005】 本発明は上記の問題点に鑑みてなされたものであり、ROIとそれ以外の領域を好適に符号化・復号を行うことができる画像処理装置及びその方法、コンピュータ可読メモリを提供することを目的とする。

【0006】

【課題を解決するための手段】上記の目的を達成するための本発明による画像処理装置は以下の構成を備える。即ち、入力された画像データを符号化する画像処理装置であって、前記画像データ中において周囲領域より高画質に符号化する高画質符号化領域を決定する決定手段と、前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填手段と、前記画像データに直交変換を施して変換データを生成する変換手段と、前記変換データを構成する各ビットプレーンを符号化する符号化手段と、前記符号化手段で得られる各ビットプレーン符号化データの出力順を指定する指定手段と、前記指定手段で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力手段とを備える。

【0007】また、好ましくは、前記出力手段は、前記符号化手段から出力するビットプレーン符号化データを制御する制御手段とを備える。

【0008】また、好ましくは、前記変換データを量子化する量子化手段とを更に備える。

【0009】また、好ましくは、前記変換手段は、前記画像データにウェーブレット変換を施して前記変換データを生成する。

【0010】上記の目的を達成するための本発明による画像処理装置は以下の構成を備える。即ち、入力された符号化データを復号する画像処理装置であって、画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号化データを入力する入力手段と、前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを格納する格納手段と、前記格納手段で格納された符号化データのビットシフトを行うビットシフト手段と、前記ビットシフト手段でビットシフトされた符号化データを復号する復号手段と、前記復号手段で復号されたデータに逆直交変換を施して画像データを生成する逆変換手段とを備える。

【0011】また、好ましくは、前記ビットシフト手段は、前記格納手段に格納された前記高画質領域に対応する符号化データを下位にビットシフトする。

【0012】また、好ましくは、前記復号手段で復号されたデータを逆量子化する逆量子化手段とを更に備える。

【0013】また、好ましくは、前記逆変換手段は、前記復号手段で復号されたデータに逆ウェーブレット変換を施して前記画像データを生成する。

【0014】上記の目的を達成するための本発明による画像処理方法は以下の構成を備える。即ち、入力された画像データを符号化する画像処理方法であって、前記画像データ中において周囲領域より高画質に符号化する高

画質符号化領域を決定する決定工程と、前記画像データに直交変換を施して変換データを生成する変換工程と、前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填工程と、前記変換データを構成する各ビットプレーンを符号化する符号化工程と、前記符号化工程で得られる各ビットプレーン符号化データの出力順を指定する指定工程と、前記指定工程で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力工程とを備える。

【0015】上記の目的を達成するための本発明による画像処理方法は以下の構成を備える。即ち、入力された符号化データを復号する画像処理方法であって、画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号化データを入力する入力工程と、前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを記憶媒体に格納する格納工程と、前記格納工程で前記記憶媒体に格納された符号化データのビットシフトを行うビットシフト工程と、前記ビットシフト工程でビットシフトされた符号化データを復号する復号工程と、前記復号工程で復号されたデータに逆直交変換を施して画像データを生成する逆変換工程とを備える。

【0016】上記の目的を達成するための本発明によるコンピュータ可読メモリは以下の構成を備える。即ち、入力された画像データを符号化する画像処理のプログラムコードが格納されたコンピュータ可読メモリであって、前記画像データ中において周囲領域より高画質に符号化する高画質符号化領域を決定する決定工程のプログラムコードと、前記画像データに直交変換を施して変換データを生成する変換工程のプログラムコードと、前記変換データを構成する各ビットプレーンを符号化する符号化工程のプログラムコードと、前記符号化工程で得られる各ビットプレーン符号化データの出力順を指定する指定工程のプログラムコードと、前記高画質符号化領域内の変換データを上位にビットシフトして下位ビットに0を補填し、該高画質符号化領域外の変換データの上位ビットに0を補填する補填工程のプログラムコードと前記指定工程で指定された出力順に基づいて、前記ビットプレーン符号化データを出力する出力工程のプログラムコードとを備える。

【0017】上記の目的を達成するための本発明によるコンピュータ可読メモリは以下の構成を備える。即ち、入力された符号化データを復号する画像処理のプログラムコードが格納されたコンピュータ可読メモリであって、画像内の周囲領域より高画質に符号化した高画質符号化領域を有し、構成される各ビットプレーン符号化データの出力順を指定する出力順符号化データを含む符号

化データを入力する入力工程のプログラムコードと、前記出力順符号化データに基づいて、前記符号化データを構成する各ビットプレーン符号化データを記憶媒体に格納する格納工程のプログラムコードと、前記格納工程で前記記憶媒体に格納された符号化データのビットシフトを行うビットシフト工程のプログラムコードと、前記ビットシフト工程でビットシフトされた符号化データを復号する復号工程のプログラムコードと、前記復号工程で復号されたデータに逆直交変換を施して画像データを生成する逆変換工程のプログラムコードとを備える。

【0018】

【発明の実施の形態】まず、図12を用いて従来のROIを実現する画像符号化装置について説明する。

【0019】図12は従来のROIを実現する画像符号化装置の基本構成を示すブロック図である。

【0020】図12において、1001は画像入力部、1002は離散ウェーブレット変換部、1003は量子化部、1004はエントロピ符号化部、1005は符号出力部、1011は領域指定部である。

【0021】まず、画像入力部1001に対して符号化対象となる画像信号を構成する画素信号がラスタスキャン順に入力される。画像入力部1001から出力される画像信号は、離散ウェーブレット変換部1002に入力される。離散ウェーブレット変換部1002は、入力された画像信号に対して2次元の離散ウェーブレット変換処理を行い、変換係数を計算して出力する。

【0022】ここで、2次元の離散ウェーブレット変換処理により得られる2レベルの変換係数群の構成例について、図13を用いて説明する。

【0023】図13は2次元の離散ウェーブレット変換処理により得られる2レベルの変換係数群の構成例を示す図である。

【0024】図13において、画像信号は異なる周波数帯域の係数列HH1, HL1, LH1, ..., LLに分解される。尚、以降の説明では、これらの係数列をサブバンドと呼ぶ。各サブバンドの係数は後続の量子化部1003に出力される。

【0025】領域指定部1011は、符号化対象となる画像内で、周囲部分と比較して高画質で復号されるべき領域(ROI)を決定し、対象画像を離散ウェーブレット変換した際にどの画素がROIに属しているかを示すマスク情報を生成する。

【0026】以下、マスク情報を生成する過程について、図14を用いて説明する。

【0027】図14(a)に示すように、所定の指示入力により画像内に星型の領域が指定された場合に、領域指定部1011は、この指定領域を含む画像を離散ウェーブレット変換した際、該指定領域が各サブバンドに占める部分を計算する。また、マスク情報が示す領域は、指定領域境界上の画像信号を復元する際に必要な、周囲

の変換係数を含む範囲となっている。

【0028】このように計算されたマスク情報の例を、図14(b)に示す。この例においては、図14(a)の画像に対し2レベルの離散ウェーブレット変換を施した際のマスク情報が図のように計算される。図14

(b)において、星型の部分が指定領域であり、この指定領域内のマスク情報のビットは1、それ以外のマスク情報のビットは0となっている。これらマスク情報全体は、2次元の離散ウェーブレット変換による変換係数の構成と同じであるため、マスク情報内のビットを検査することで対応する位置の変換係数が指定領域内に属しているかどうかを識別することができる。このように生成されたマスク情報は、量子化部1003に出力される。

【0029】量子化部1003は、入力されたサブバンドを所定の量子化ステップ Δ により量子化し、得られる量子化値に対する量子化インデックスを出力する。次に、量子化部1003は、領域指定部1011から入力されたマスク情報に基づき、次式により量子化インデックスを変更する。

【0030】 $q' = q * 2^8$; 領域内 (1)

$q' = q$; 領域外 (2)

以上の処理により、領域指定部1011において指定された指定領域に属する量子化インデックスのみが8ビット上方にシフトアップされる。

【0031】この量子化インデックスのシフトアップの過程について、図15を用いて説明する。

【0032】図15(a)はサブバンドの量子化インデックスであり、図15(b)はシフト後の量子化インデックスである。このようにシフトアップされた量子化インデックスは、後続のエントロピ符号化部1004に出力される。

【0033】エントロピ符号化部1004は、入力された量子化インデックスをビットプレーンに分解し、ビットプレーンを単位に2値算術符号化を行ってコードストリームを出力する。

【0034】ここで、エントロピ符号化部1004の動作について、図16を用いて説明する。

【0035】図16はエントロピ符号化の動作を示す図である。

【0036】この例においては、 4×4 の大きさを持つサブバンド内の領域において非0の量子化インデックスが3個存在しており、それぞれ+13, -6, +3の値を持っている。エントロピ符号化部1004は、この領域を走査して最大値Mを求め、必要なビット数Sを計算する。

【0037】図16(a)においては、最大値Mは13であるので、これを表現するための必要なビット数Sは4となる。そして、シーケンス中の16個の量子化インデックスは、図16(b)に示すように4つのビットプレーンを単位として処理が行われる。最初にエントロピ

符号化部1004は最上位ビットプレーン(図16(b)のMSBで表す)の各ビットを2値算術符号化し、ビットストリームとして出力する。次に、ビットプレーンを1レベル下げ、以下同様に対象ビットプレーンが最下位ビットプレーン(図16(b)のLSBで表す)に至るまで、ビットプレーン内の各ビットを2値算術符号化し、符号出力部1005に出力する。この時、各量子化インデックスの符号は、ビットプレーン走査において最初の非0ビットが検出されるとそのすぐ後に当該量子化インデックスの符号がエントロピ符号化される。また、このエントロピ符号化においては、符号化を途中で適宜打ち切ることによって符号長を調整することができる。

【0038】次に、以上述べた画像符号化装置によるビットストリームを復号する画像復号装置について、図17を用いて説明する。

$$c' = \Delta * q' / 2^8 \quad ; \text{領域内} \quad (3)$$

$$c' = \Delta * q' \quad ; \text{領域外} \quad (4)$$

但し、 q' は量子化インデックス、 Δ は量子化ステップであり、 Δ は符号化時に用いられたものと同じ値である。 c' は復元された変換係数である。変換係数 c' は後続の逆離散ウェーブレット変換部1009に出力され、逆離散ウェーブレット変換を施され、画像データに復元される。

【0043】以下、本発明の実施形態を図面を用いて詳細に説明する。

<実施形態1>図1は本発明の実施形態1の画像処理装置の構成を示すブロック図である。

【0044】尚、実施形態1では、画像符号化装置として説明する。

【0045】図1において、1は画像入力部、2は離散ウェーブレット変換部、3は量子化部、4は領域指定部、5はエントロピ符号化部、8は符号出力部である。6はインターリーブ設定器であり、ビットプレーンの符号化データの出力順を決定し、その内容を符号化する。7はインターリーブ器であり、インターリーブ設定器6から出力される出力順に従って、ビットストリームを構築する。

【0046】このような構成において、画像入力部1に対して符号化対象となる画像信号が構成する画素信号がラスタスキャン順に入力される。画像入力部1から出力される画像信号は、離散ウェーブレット変換部2に入力される。離散ウェーブレット変換部2は、入力された画像信号に対して2次元の離散ウェーブレット変換処理を行い、各サブバンドの変換係数を計算して出力する。出力された変換係数は、後続の量子化部3に出力される。

【0047】領域指定部4は、符号化対象となる画像信号内で、ROIを決定し、対象画像を離散ウェーブレット変換した際にどの変換係数がROIに属しているかを

*【0039】図17は従来の画像復号装置の基本構成を示すブロック図である。

【0040】1006が符号入力部、1007はエントロピ復号部、1008は逆量子化部、1009は逆離散ウェーブレット変換部、1010は画像出力部である。

【0041】符号入力部1006は、画像符号化装置からビットストリームを入力し、入力されたビットストリームをエントロピ復号部1007に出力する。エントロピ復号部1007は、入力されたビットストリームをビットプレーン単位で復号し、出力する。復号対象となるサブバンドの一領域をビットプレーン単位で順次復号し、最終的に量子化インデックスを復元する。復元された量子化インデックスは、逆量子化部1008に出力され、次式により変換係数 c' に復元する。

【0042】

$$(3)$$

$$(4)$$

示すマスク情報を生成する。また、領域指定部4は、このROIを含む画像を離散ウェーブレット変換した際、ROIが各サブバンドに占める部分を計算する。また、マスク情報は、符号化され、符号出力部8に送出される。

【0048】このように生成されたマスク情報は、量子化部3に出力される。量子化部3は、入力されたサブバンドを所定の量子化ステップにより量子化し、得られる量子化値に対する量子化インデックスを出力する。次に、量子化部3は、領域指定部4から入力されたマスク情報に基づき、(1)式、(2)式により量子化インデックスを変更する。従って、領域指定部4において指定されたROI(空間領域)に属する量子化インデックスのみが8ビット上方にシフトアップされる。

【0049】この量子化インデックスのシフトアップの過程について、図2を用いて説明する。

【0050】図2(a)は量子化インデックスを表し、中央の網点部がROIを示している。図2(b)はROIの部分が8ビット上方にシフトアップしている様子を示している。図2(c)は点線枠の部分に0が補填されている様子を示している。また、ビットプレーン番号として最上位を15、最下位を00として付加する。このようにシフトアップされた量子化インデックスは、後続のエントロピ符号化部5に出力される。

【0051】エントロピ符号化部5は、入力された量子化インデックスをビットプレーンに分解し、ビットプレーンを単位に2値算術符号化を行ってビットプレーン毎のコードストリームを出力する。

【0052】インターリーブ設定器6は、符号化されたビットプレーンのデータを並び替えるための出力順を設定する。インターリーブ設定器6は、あらかじめ決められた下記の表1の出力順をインターリーブ器7に入力す

る。

【0053】

【表1】

出力順	ビットプレーン番号
1	15
2	14
3	13
4	12
5	07
6	06
7	11
8	10
9	09
10	05
11	04
12	08
13	03
14	02
15	01
16	00

【0054】インターリーブ設定器6は、各ビットプレーン番号を各ビットプレーンのコードストリームに付加させるためのビットプレーン番号符号を生成し、符号出力部8に入力する。

【0055】インターリーブ器7は、入力された出力順に従ってエントロピ符号化部5からのコードストリームを符号出力部8に出力する。即ち、最初にビットプレーン番号15の最上位ビットプレーンのコードストリームを選択し、符号出力部8に出力する。続いて、ビットプレーン番号14のコードストリームを選択し、符号出力部8に出力する。以降、上記の表1に従って指定されたビットプレーン番号のコードストリームを選択し、符号出力部8に出力する。符号出力部8は、生成された各データを書式に従って整形し最終の符号化データを出力する。

【0056】ここで、符号化データを書式について、図3を用いて説明する。

【0057】図3に従って、符号化データの整形について説明する。符号出力部8は、最初に画像のサイズ等の情報を符号化したヘッダを出力する。続いて、画像データの画素あたりのビット数を表わすBITS符号を出力する。続いて、領域設定部4で設定されたマスク情報の符号化データを出力する。以降は、各サブバンドの符号化データとなる。サブバンドは、図13に示したLL, HL2, LH2, HH2, HL1, LH1, HH1の順に送出される。各サブバンドの中には、各ビットプレーンの符号化データが含まれている。

【0058】LLを例にとって説明すると、最初にビットプレーン番号を表わすBN符号が出力される。上記の

表1の場合は、ビットプレーン番号15のBN符号である。続いて、エントロピ符号化部5で符号化されたビットプレーン番号15のコードストリームが出力される。続いて、14の値を持つBN符号とビットプレーン番号14のコードストリームが出力される。以降、ビットプレーン番号13, 12, 07, 06, 11, 10, 09, 05, 04, 08, 03, 02, 01のBN符号とコードストリームが続き、最後にビットプレーン番号00のBN符号とコードストリームが出力される。

10 【0059】以上説明したように、実施形態1によれば、ROIだけではなく、周囲の領域も好適に再現できる符号化データを符号量の微増だけで容易に決定することができる。

【0060】尚、実施形態1においては、直交変換として離散ウェーブレット変換を用いたが、これに限定されず、他の変換を用いてももちろん構わない。

【0061】また、実施形態1では、インターリーブ器7によるインターリーブを符号化データに対して行ったが、量子化部3から出力される量子化結果に対しインターリーブを行い、符号化を行うように構成しても構わない。

【0062】また、ROIのシフトアップの量を、8ビットとして説明したが量子化結果の最大ビット数で行ってももちろん構わない。

【0063】また、量子化部3を具備しているが、用途に応じては省略しても構わない。

<実施形態2>図4は本発明の実施形態2の画像処理装置の構成を示すブロック図である。

30 【0064】尚、実施形態2では、画像復号装置として説明する。

【0065】図4において、51は符号入力部、52はインターリーブ制御器であり、ビットプレーンの符号化データの入力順を判定し、その判定結果に基づいてビットプレーンを再構築するための制御を行う。53はインターリーブ器であり、入力順に従ってビットストリームを整列する。54はエントロピ復号部である。55は領域設定部であり、マスク情報を復号してROIを設定する。56は逆量子化部、57は逆離散ウェーブレット変換部、58は画像出力部である。

40 【0066】このような構成において、符号入力部51は符号化データをを入力する。入力された符号化データは、実施形態1の図3の書式に従う符号化データとする。入力された符号化データからヘッダ、BITS符号を復号し、後段の処理で利用できるようにする。また、マスク情報の符号化データは領域設定部55に入力され、マスク情報が再生される。続いて、各ビットプレーンの符号化データの内、BN符号がインターリーブ制御器52に、コードストリームがインターリーブ器53に

50 【0067】インターリーブ制御器52は、BN符号を

復号し、インターリーブ器53に入力する。インターリーブ器53は、入力されたコードストリームを整理して格納する。例えば、表1の順であれば1番目のコードストリームを15ビット目のビットプレーンの符号化データ、2番目のコードストリームを14ビット目の符号化データ、3番目のコードストリームを13ビット目の符号化データ、4番目のコードストリームを12ビット目の符号化データ、5番目のコードストリームを7ビット目の符号化データ、以降、上記の表1に従って入力されたコードストリームを整理して格納する。整理されたコードストリームは、エントロピ復号部54に入力される。

【0068】エントロピ復号部54は、コードストリームをビットプレーン単位で復号し、出力する。復号対象となるサブバンドの一領域をビットプレーン単位で順次復号し、最終的に量子化インデックスを復元する。復元された量子化インデックスは、逆量子化部56に出力される。

【0069】逆量子化部56は、エントロピ復号部54から復号されたビットプレーンのデータを入力する。

【0070】ここで、ビットプレーンの構成について、図5を用いて説明する。

【0071】図5(a)は、6番目までのビットプレーンが入力されて復号された状態を示している。黒の太枠が復号されたビットを表わし、網点部がROIに関するビットである。符号化データが、通信回線容量、または符号化側での打ち切りなどによって6ビットプレーン目まで入力された場合を例にとって画像の復元の説明を行う。ROIに関しては(3)式に従って逆量子化し8ビット下位にシフトさせる。その時の様子が図5(b)であり、図5(b)中の点線のビットは、値0を示している。ROI以外の部分は通常の逆量子化を行う。このようにして、逆量子化部56は変換係数を再生する。全てのビットプレーンまでエントロピ復号が終了した場合でももちろん同じ動作を行う。

【0072】全てのサブバンドについて再生された変換係数は、後続の逆離散ウェーブレット変換部57に出力され、逆変換を施され、画像データが復元される。そして、画像データは画像出力部58から出力される。

【0073】以上説明したように、実施形態2によれば、ROI部分だけではなく、周囲の領域も好適に復元することができる。また、途中で復号が打ち切られた場合でも、ROIだけが表示されるのではなく、周囲の領域も最低限再生されるので情報の欠落が少なく済む。

【0074】尚、実施形態2においては、逆直交変換として逆離散ウェーブレット変換を用いたが、これに限定されず、他の逆変換を用いてももちろん構わない。

【0075】また、実施形態2では、インターリーブ器53によるインターリーブを符号化データに対して行ったが、逆量子化部56の前段でインターリーブを行い、逆

量子化を行うように構成しても構わない。

【0076】また、逆量子化部53を具備しているが、用途に応じては省略しても構わない。

<実施形態3>図6は本発明の実施形態3の画像処理装置の構成を示すブロック図である。

【0077】尚、実施形態3では、各フレームを独立に符号化するフレーム内符号化を行う画像符号化装置である。また、実施形態1と同様の構成要素については同一番号を付して、その詳細な説明は省略する。

【0078】図6において、101はインターリーブ器であり、インターリーブ設定器6からの指示に従ってビットプレーンを選択する。102はレート制御部であり、各フレームの情報量を制御する。103はエントロピ符号化部であり、レート制御部102からの符号化停止の指示で符号化を打ち切ることが可能である。

【0079】実施形態3においては、画像入力部1は動画の画像データを1フレームずつ入力する。以下、離散ウェーブレット変換部2、量子化部3、領域指定部4は、実施形態1と同様の動作を行う。即ち、入力された画像データに対して離散ウェーブレット変換を施し、指定されたROIを上位にビットシフトし、0を補填する。インターリーブ設定器6は、実施形態1と同様、表1に従って出力順を出力する。

【0080】インターリーブ器101は、インターリーブ設定器6の指示に従い、出力順に量子化されたデータからビットプレーンを選択して、エントロピ符号化部103に入力する。エントロピ符号化部103は、レート制御部102から符号化停止の指示が無い限り、入力されたビットプレーンに2値算術符号化を行い、コードストリームを符号出力部8に出力する。符号出力部8は、生成された各データを書式に従って整形し最終の符号化データを出力する。

【0081】ここで、符号化データの手続きについて、図7を用いて説明する。

【0082】図7に従って、符号化データの整形について説明する。符号出力部8は、最初に画像のサイズ等の情報を符号化したヘッダを出力する。続いて、画像データの画素あたりのビット数を表わすBITS符号を出力する。実施形態3では、8ビット目から16ビット目までで値が0でない部分をROIであるとし、マスク情報を伝送しなくても同じ効果が得られるのでこれを伝送しない。以降は、各ビットプレーンの符号化データとなる。

【0083】符号化データの整形の手順を説明すると、最初にビットプレーン番号を表わすBN符号が出力される。上記の表1の場合は、ビットプレーン番号15のBN符号である。続いて、エントロピ符号化部5で符号化されたビットプレーン番号15の各サブバンドのコードストリームがLL, HL2, LH2, HH2, HL1, LH1, HH1の順に出力される。続いて、ビットプレ

ーン番号14のBN符号とビットプレーン番号14の各サブバンドのコードストリームが出力される。以下、ビットプレーン番号13, 12, 7, 6, 11, 10, 09, 05, 04, 08, 03, 02, 01のBN符号と各サブバンドのコードストリームが出力され、最後にビットプレーン番号00のBN符号と各サブバンドのコードストリームが出力される。但し、レート制御部102がエントロピ符号化部103に符号化停止を指示した場合には、その時点でのフレームの符号化データの出力を終了し、次フレームの符号化データの出力に備える。

【0084】レート制御部102は、入力される画像データのフレームレートと符号化の目標としているビットレートから1フレームに割り当てられる符号量を算出する。そして、符号出力部8から出力される符号量を加算していき、1フレームあたりの目標ビットレートを越える場合に、エントロピ符号化部103に符号化停止を指示する。

【0085】以上説明したように、実施形態3によれば、動画像でのレート制御を容易かつ正確に行うことが可能になる。また、インタリーブ設定器6から入力される情報に基づいてインタリーブ器101はインタリーブを行うので、レートが低くなってもROIだけではなく周囲の領域を好適に伝送できる符号化データを生成できる。

【0086】また、ROIのシフトアップの量を8ビットとして説明したが量子化結果の最大ビット数で行ってももちろんかまわない。

＜実施形態4＞図8は本発明の実施形態4の画像処理装置の構成を示すブロック図である。

【0087】尚、実施形態4は、実施形態3と同様に各フレームを独立に符号化するフレーム内符号化を行う画像符号化装置である。また、実施形態1, 3と同様の構成要素については同一番号を付して、その詳細な説明は省略する。

【0088】図8において、104はインタリーブ設定器である。

【0089】実施形態4においては、画像入力部1、離散ウェーブレット変換部2、量子化部3、領域指定部4は実施形態3と同様の動作を行う。即ち、入力された画像データに対して離散ウェーブレット変換を施し、指定されたROIを上位にビットシフトし、0を補填する。インタリーブ設定器104は、レート制御部102から符号化のビットレートを入力し、表1または下記の表2のいずれかを選択する。

【0090】

【表2】

出力順	ビットプレーン番号
1	15
2	14
3	07
4	13
5	12
6	06
7	11
8	10
9	05
10	09
11	08
12	04
13	03
14	02
15	01
16	00

【0091】実施形態4では、ビットレートが低い場合は表2の出力順を、ビットレートが高いときには表1の出力順を選択して出力する。

【0092】以下、実施形態3と同様にインタリーブ器101は、インタリーブ設定器104の指示に従い、出力順に量子化されたデータからビットプレーンを選択して、エントロピ符号化部103に入力する。エントロピ符号化部103は、レート制御部102から符号化停止の指示が無い限り、入力されたビットプレーンに2値算術符号化を行い、コードストリームを符号出力部8に出力する。符号出力部8は、生成された各データを書式に従って整形し符号化データを出力する。

【0093】以上説明したように、実施形態4によれば、動画像でのレート制御を容易かつ正確に行うことが可能になる。インタリーブ設定器6から入力される情報に基づいてインタリーブ器101はインタリーブの方法をビットレートによる切替を行うので、レートが低くなってもROIだけではなく周囲の領域を好適に伝送できる符号化データを生成できる。

＜実施形態5＞図9は本発明の実施形態5の画像処理装置の構成を示すブロック図である。

【0094】尚、実施形態5は、実施形態1と同様に静止画像の符号化を行う画像符号化装置である。

【0095】図9において、500は中央演算装置(CPU)であり、画像処理装置全体の制御及び種々の処理を行う。501はメモリであり、本画像処理装置の制御に必要なオペレーティングシステム(OS)、ソフトウェア、演算に必要な記憶領域を提供する。メモリ501には、画像処理装置全体を制御し、各種ソフトウェアを動作させるためのOSや動作させるソフトウェアを格納し、画像データの符号化のために読み込む画像エリア、一時的に符号データを格納する符号エリア、各種演算のパラメータ等を格納しておくワーキングエリアが存在す

10

20

30

40

50

る。

【0096】502はバスであり、画像処理装置を構成する各種構成要素を相互に接続し、データ、制御信号を送受信する。503はソフトウェアを蓄積する記憶装置、504は動画データデータを蓄積する記憶装置である。505は画像を表示するモニタである。508は通信回線であり、LAN、公衆回線、無線回線、放送電波等で構成されている。507は通信回線508に符号化データを送信する通信インタフェース(I/F)である。506は端末であり、画像処理装置を起動したり、ビットレート等の各種条件を設定したりするために用いる。

【0097】このような構成において、処理に先立ち、端末506から記憶装置504に蓄積されている動画データから符号化対象の動画データを選択し、画像処理装置の起動が指示される。すると、記憶装置503に格納されているソフトウェアがバス502を介してメモリ501に展開され、ソフトウェアが起動される。

【0098】以下、CPU500による記憶装置504に格納されている動画データの符号化動作について、図10を用いて説明する。

【0099】図10は本発明の実施形態5の符号化動作を示すフローチャートである。

【0100】ステップS1では、端末506で選択された画像データを蓄積装置504から読み出し、メモリ501の画像エリアに格納する。ステップS2では、端末506でROIを決定し、その領域情報をメモリ501のワーキングエリアに格納する。ステップS3では、図3で示したヘッダ、BITS符号を生成し、メモリ501の符号エリアに格納する。さらに、ワーキングエリアからROIの領域情報を読み出し、マスク情報として符号化し、続いて、符号エリアに格納する。

【0101】ステップS4では、メモリ501の画像エリアに格納されている画像データに対して離散ウェーブレット変換を施し、変換係数を取得する。ステップS5では、取得した変換係数に対して量子化を行い、量子化結果を画像エリアに格納する。ステップS6では、ROIの量子化結果を8ビット上方にシフトアップし、ROIの下位ビット8ビットとROI以外の部分での上位8ビットに0を補填し、全体で16ビットのデータを生成する。

【0102】ステップS7では、後段のループで使用する変数RO、RI、Nを初期化する。ROはROI外の有効なビットプレーンのMSBの値を、RIはROI内の有効なビットプレーンのMSBの値を設定する。ROI外ではもともとが8ビットであるからROには8を、ROI内では8ビットシフトアップしたので16を設定する。また、カウントアップする変数Nには0を設定する。

【0103】ステップS8では、全てのビットプレーンの処理が終わる状態、即ち、 $RI=8$ かつ $RO=0$ であ

るか否かを判定する。 $RI=8$ かつ $RO=0$ である場合(ステップS8でYES)、ステップS14に進み、メモリ501の符号メモリの内容を蓄積装置504に格納し、処理を終了する。また、ステップS14では、通信インタフェース507を介して通信回線508に符号メモリの内容を送出してもかまわない。

【0104】一方、 $RI=8$ かつ $RO=0$ でない場合(ステップS8でNO)、ステップS9に進む。ステップS9では、変数Nの内容を3で割り、剰余が0か否かを判定する。剰余が0でない場合(ステップS9でNO)、ステップS10へ進む。一方、剰余が0である場合(ステップS9でYES)、ステップS11に進む。

【0105】ステップS10では、 $RI=8$ であるか否かを判定する。 $RI=8$ である場合(ステップS10でYES)、ROIの符号化が終了しているのでROI外の領域の符号化を行うために、ステップS11に進む。ステップS11では、ROの値を符号化してメモリ501の符号エリアに格納する。続いて、ROの値が示すビットプレーンの符号化を2値算術符号化で行い、生成された符号化データをメモリ501の符号エリアに格納する。その後、ROの値から1を引き、ステップS13に進む。

【0106】一方、 $RI=8$ でない場合(ステップS10でNO)、ROIの符号化を行うために、ステップS12に進む。ステップS12では、RIの値を符号化してメモリ501の符号エリアに格納する。続いて、RIの値が示すビットプレーンの符号化を2値算術符号化で行い、生成された符号化データをメモリ501の符号エリアに格納する。その後、RIの値から1を引き、ステップS13に進む。

【0107】ステップS13では、変数Nの内容に1を加え、ステップS8に戻る。

【0108】以上説明したように、実施形態5によれば、ROI内外の画質のバランスを好適に保った符号の生成を行うことが可能になる。

【0109】また、ROIのシフトアップの量を8ビットとして説明したが量子化結果の最大ビット数で行ってももちろんかまわない。

<実施形態6>実施形態6の画像処理装置の構成は、実施形態5の図9の画像処理装置の構成と同じである。そして、実施形態6では、実施形態5で生成された記憶装置504に格納された符号化データの復号処理を例にとりて説明する。

【0110】図9において、処理に先立ち、端末506から記憶装置504に蓄積されている符号化データから復号する符号化データを選択し、画像処理装置の起動が指示される。すると、記憶装置503に格納されているソフトウェアがバス502を介してメモリ501に展開され、ソフトウェアが起動される。

【0111】以下、CPU500による記憶装置504

10

20

30

40

50

に格納されている符号化データの復号動作について、図11を用いて説明する。

【0112】図11は本発明の実施形態6の復号動作を示すフローチャートである。

【0113】ステップS51では、端末506で選択された符号化データを記憶装置504から読み出し、メモリ501の符号エリアに格納する。ステップS52では、メモリ501の符号エリアに格納された符号化データからヘッダ、BITS符号を復号し、後段の処理で利用できるようにワーキングエリアに格納する。また、マスク情報の符号化データを復号し、マスク情報が再生され、メモリ501の画像エリアに格納される。

【0114】ステップS53では、入力された符号化データのすべての復号完了または端末506で復号中断が指示されたかを判定する。全符号化データの復号完了または復号中断の場合（ステップS53でYES）、ステップS57に進む。一方、全符号化データの復号完了または復号中断でない場合（ステップS53でNO）、ステップS54に進む。

【0115】ステップS54では、メモリ501の符号エリアに格納された符号化データを順に読み出し、BN符号を復号し、その値が8よりも大きいかなかを判定する。値が8よりも大きい場合（ステップS54でYES）、ROIの復号を行うために、ステップS55に進む。ステップS55では、入力されたビットプレーン（ROI内）を復号し、メモリ501の画像エリアの領域中でBN符号の値の示すビットプレーンに格納し、次のビットプレーンの処理をするために、ステップS53に戻る。

【0116】一方、値が8以下である場合（ステップS54でNO）、ステップS56に進む。ステップS56では、入力されたビットプレーン（ROI外）を復号し、メモリ501の画像エリアの領域中でBN符号の値の示すビットプレーンに格納し、次のビットプレーンの処理をするためにステップS53に進む。

【0117】一方、ステップS57では、ビットプレーン単位の復号が終了したものとし、メモリ501の画像エリアのマスク情報に従ってROIのビットをシフトダウンし、画像エリアに格納する。ステップS58では、画像エリアの量子化インデックスを逆量子化し、得られる変換係数を画像エリアに格納する。ステップS59では、画像エリアの変換係数を逆離散ウェーブレット変換して画像データを生成し、メモリ501の画像エリアに格納する。ステップS60では、復元された画像をモニタ505に表示したり、記憶装置504に蓄積したり、通信インタフェース507を経由して通信回線508に送出したりして、処理を終了する。以上説明したように、実施形態6によれば、ROI内外の画質のバランスを好適に保った画像の復元を行うことが可能になる。

【0118】また、ROIのシフトアップの量を8ビット

トとして説明したが量子化結果の最大ビット数で行ってももちろんかまわない。

【0119】尚、上記各実施形態において、表1や表2で示された出力順、つまり、ビットプレーンのインターリーブの順番はこれに限定されず、動画像のフレーム毎に変えることはもちろん可能である。さらに、順番を固定にしておき符号化・復号で同じ順であることが明確であれば、BN符号を省略することも可能である。

【0120】尚、本発明は、複数の機器（例えばホストコンピュータ、インタフェース機器、リーダ、プリンタなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。

【0121】また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。

【0122】この場合、記憶媒体から読出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。

【0123】プログラムコードを供給するための記憶媒体としては、例えば、フロッピディスク、ハードディスク、光ディスク、光磁気ディスク、CD-ROM、CD-R、磁気テープ、不揮発性のメモリカード、ROMなどを用いることができる。

【0124】また、コンピュータが読出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているOS（オペレーティングシステム）などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0125】更に、記憶媒体から読出されたプログラムコードが、コンピュータに挿入された機能拡張ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張ボードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0126】本発明を上記記憶媒体に適用する場合、その記憶媒体には、先に説明した図10、図11に示すフローチャートに対応するプログラムコードが格納されることになる。

【0127】

【発明の効果】以上説明したように、本発明によれば、

ROIとそれ以外の領域を好適に符号化・復号を行うことができる画像処理装置及びその方法、コンピュータ可読メモリを提供できる。

【図面の簡単な説明】

【図1】本発明の実施形態1の画像処理装置の構成を示すブロック図である。

【図2】本発明の実施形態1の量子化インデックスのシフトアップの過程を示す図である。

【図3】本発明の実施形態1の符号化データの書式を示す図である。

【図4】本発明の実施形態2の画像処理装置の構成を示すブロック図である。

【図5】本発明の実施形態2のビットプレーンの構成を示す図である。

【図6】本発明の実施形態3の画像処理装置の構成を示すブロック図である。

【図7】本発明の実施形態3の符号化データの書式を示す図である。

【図8】本発明の実施形態4の画像処理装置の構成を示すブロック図である。

【図9】本発明の実施形態5の画像処理装置の構成を示すブロック図である。

【図10】本発明の実施形態5の符号化動作を示すフローチャートである。

【図11】本発明の実施形態6の復号動作を示すフローチャートである。

【図12】従来のROIを実現する画像符号化装置の基本構成を示すブロック図である。

【図13】2次元の離散ウェーブレット変換処理により得られる2レベルの変換係数群のサブバンドの構成例を示す図である。

【図14】マスク情報を生成する過程を示す図である。

【図15】量子化インデックスのシフトアップの過程を示す図である。

【図16】エントロピ符号化の動作を示す図である。

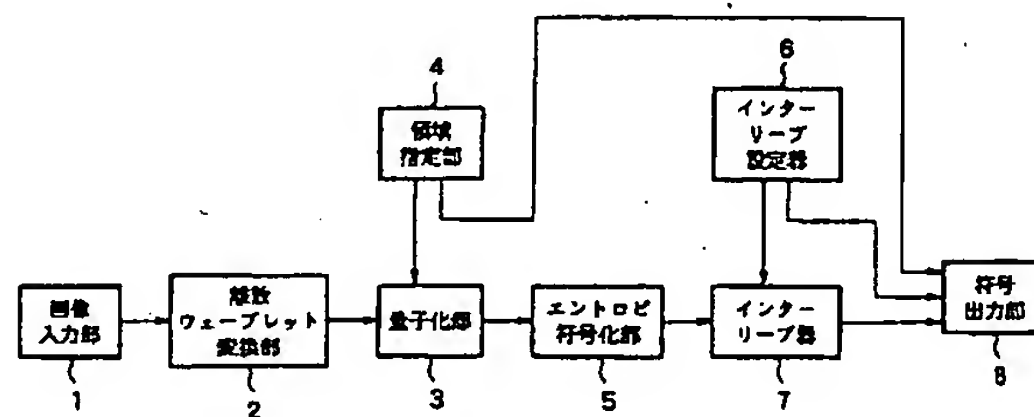
【図17】従来の画像復号装置の基本構成を示すブロック図である。

【図18】従来の処理による画像劣化の様子を説明するための図である。

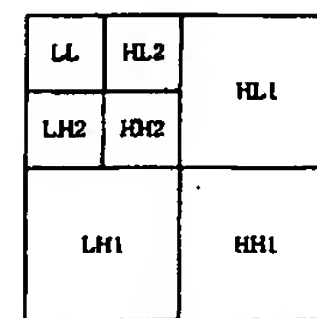
【符号の説明】

- 1, 1001 画像入力部
- 2, 1002 離散ウェーブレット変換部
- 3, 1003 量子化部
- 4, 1011 領域指定部
- 5, 103, 1004 エントロピ符号化部
- 6, 104 インターリーブ設定器
- 7, 53, 101 インターリーブ器
- 8, 1005 符号出力部
- 51, 1006 符号入力部
- 52 インターリーブ制御器
- 54, 1007 エントロピ復号部
- 20 55 領域設定部
- 56, 1008 逆量子化部
- 57, 1009 逆離散ウェーブレット変換部
- 58, 1010 画像出力部
- 102 レート制御部
- 500 CPU
- 501 メモリ
- 502 バス
- 503, 504 記憶装置
- 505 モニタ
- 506 端末
- 507 通信インタフェース
- 508 通信回線

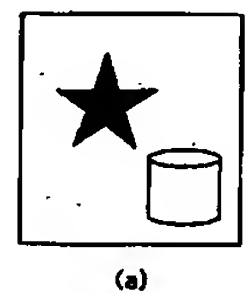
【図1】



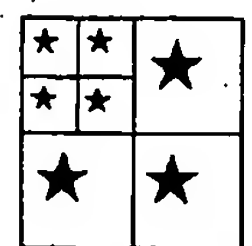
【図13】



【図14】

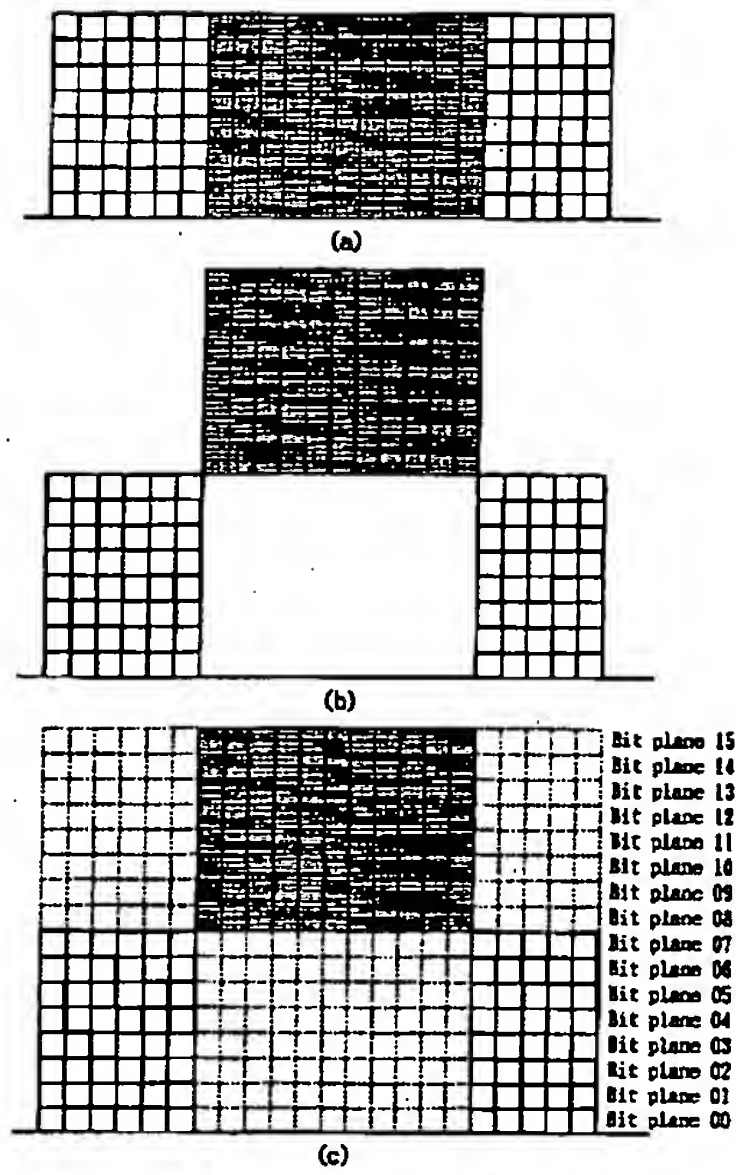


(a)

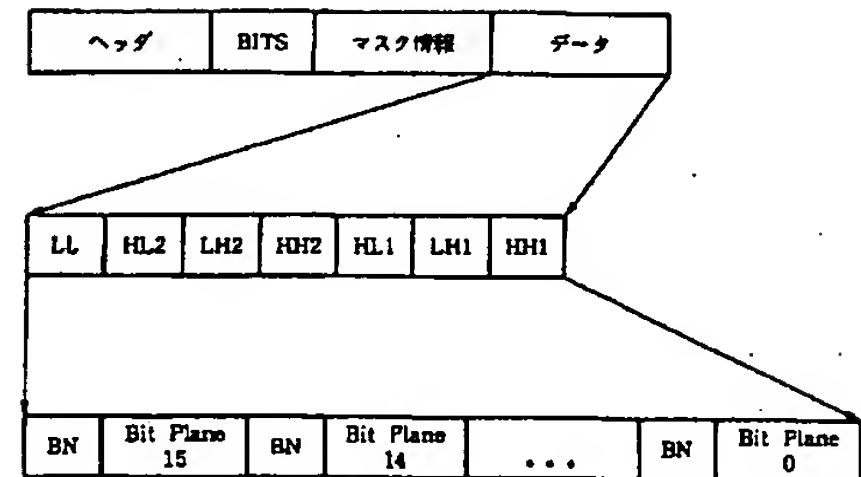


(b)

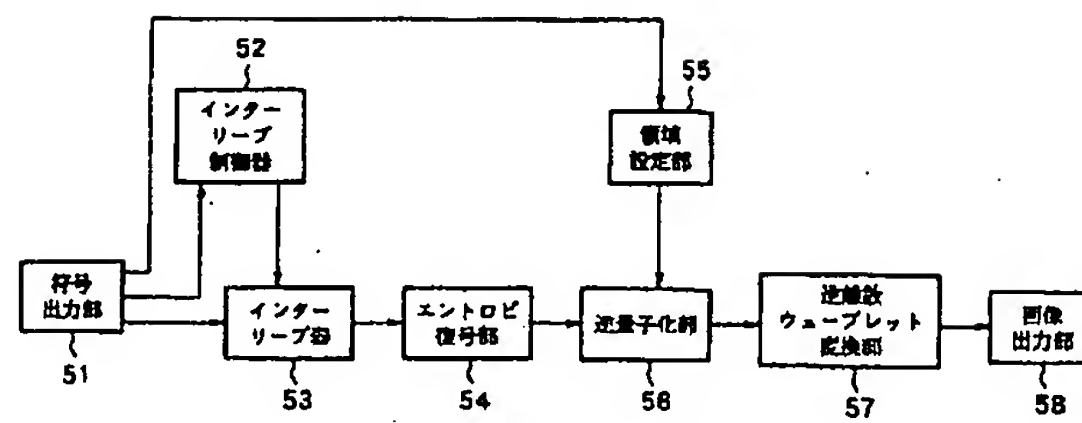
【図2】



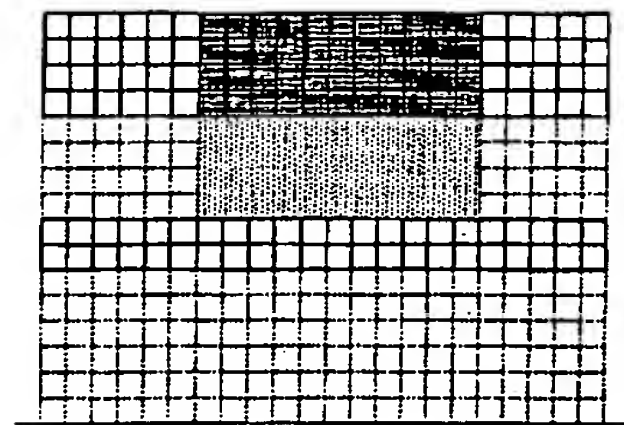
【図3】



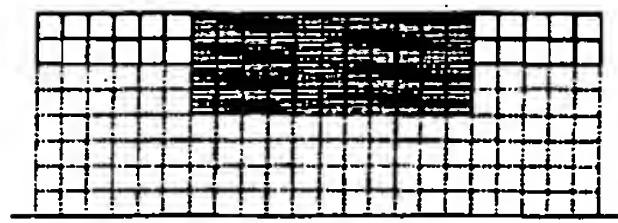
【図4】



【図5】

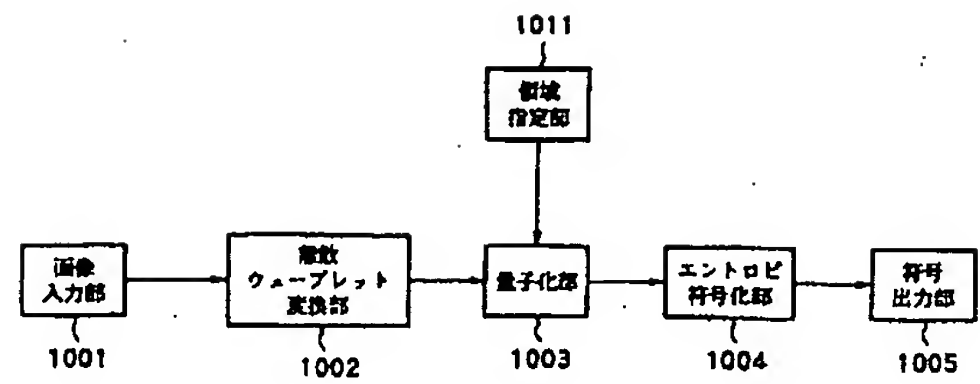


(a)

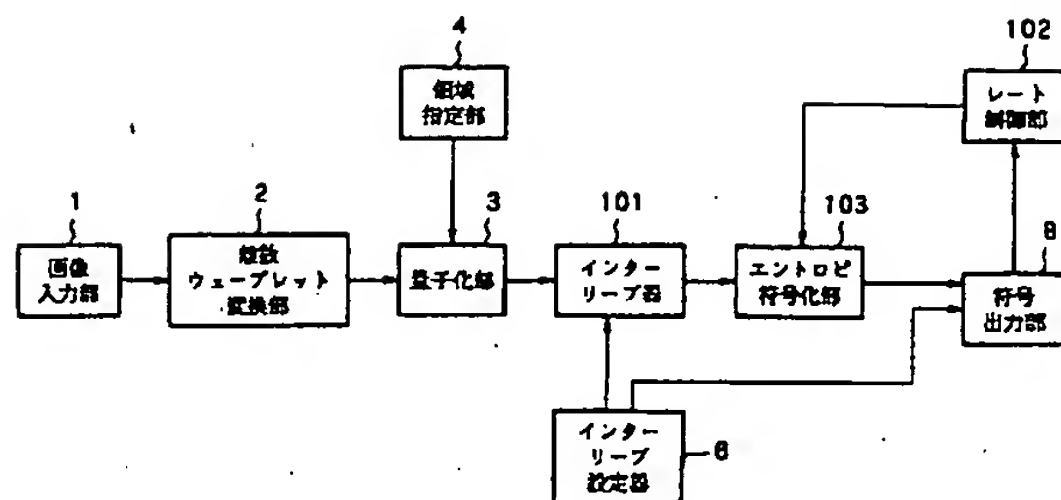


(b)

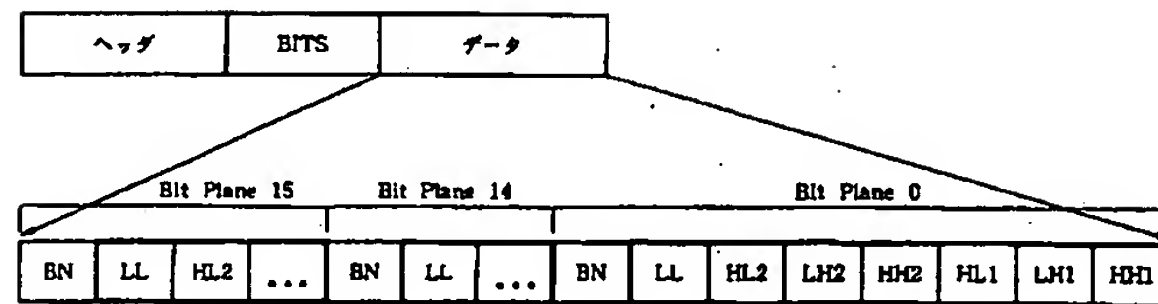
【図12】



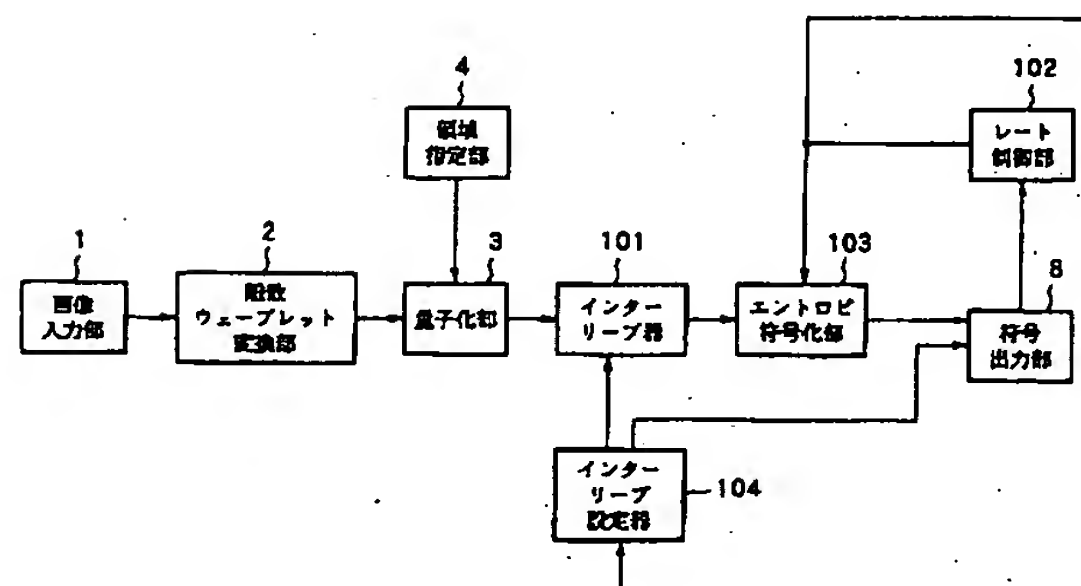
【図6】



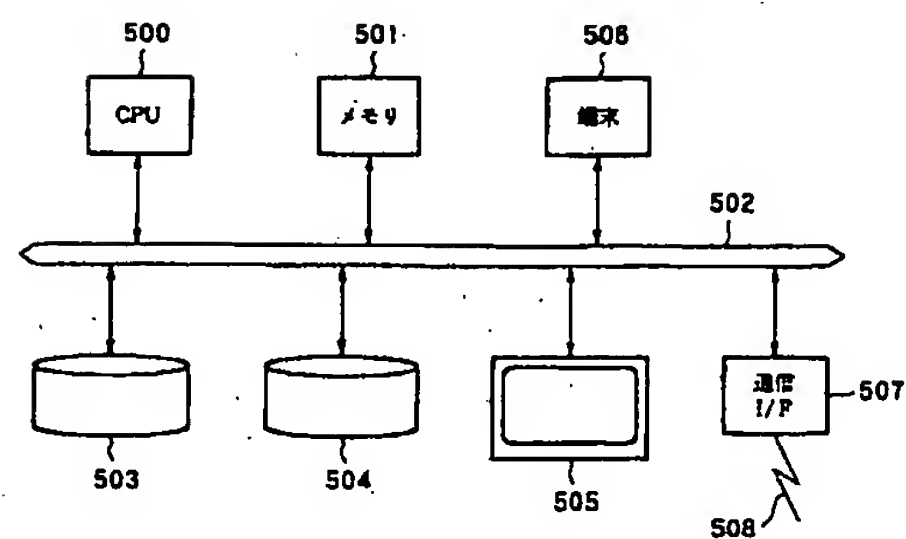
【図7】



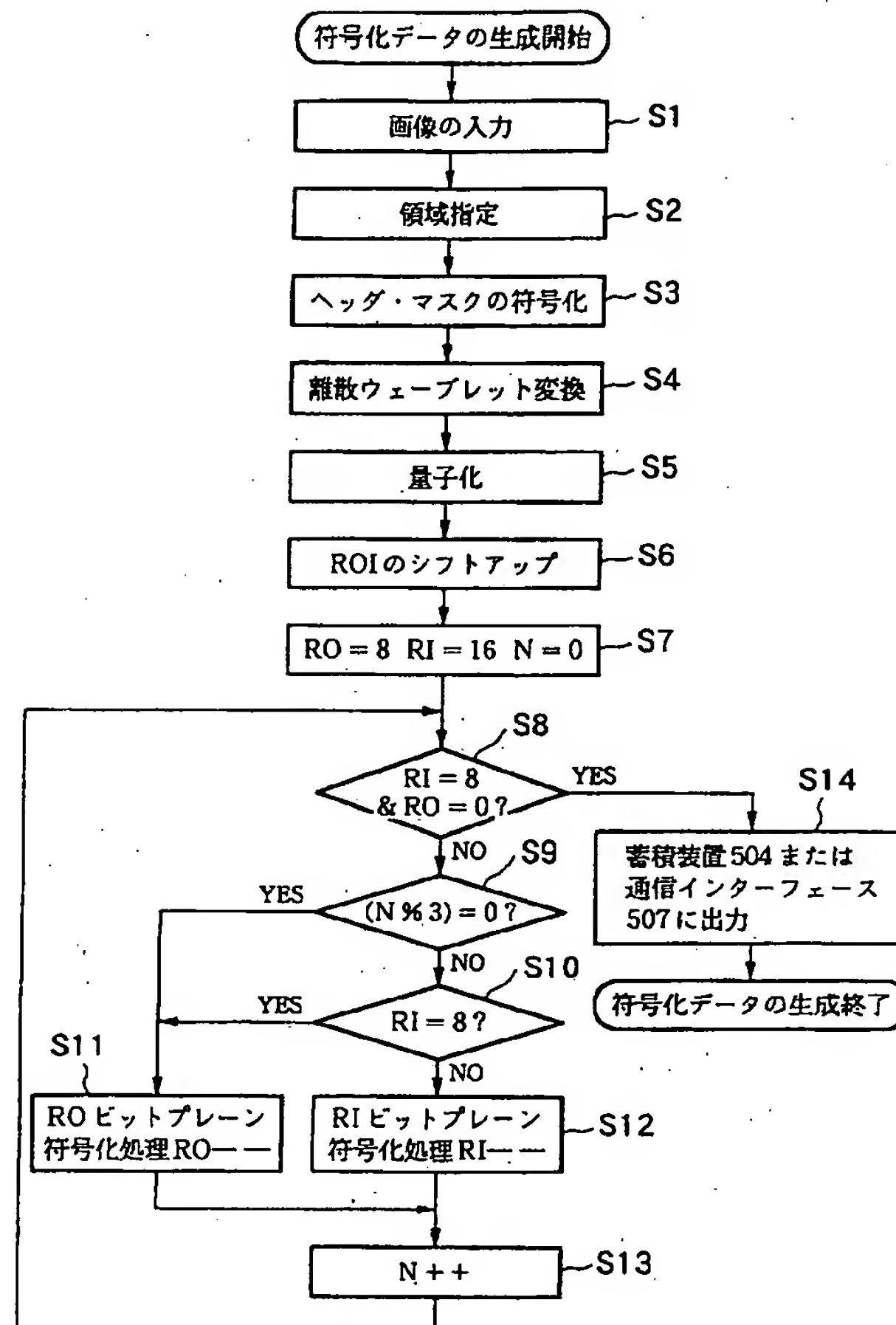
【図8】



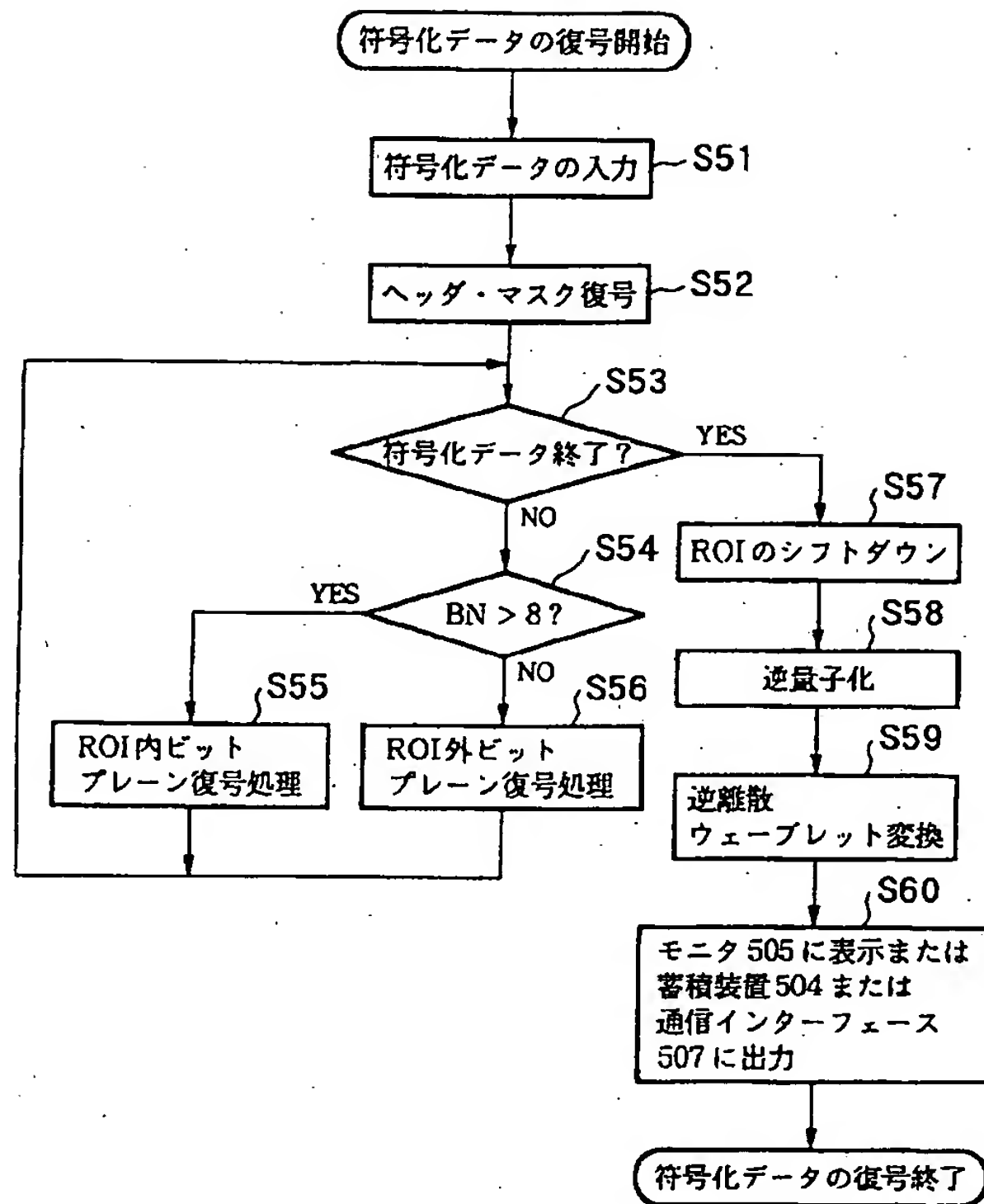
【図9】



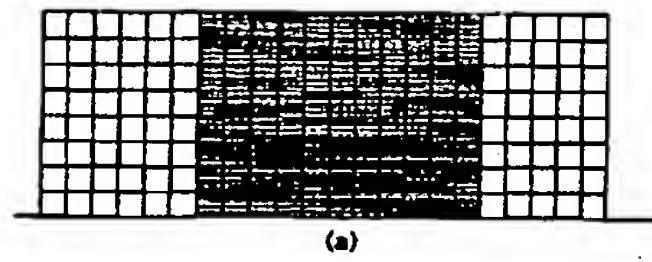
【図10】



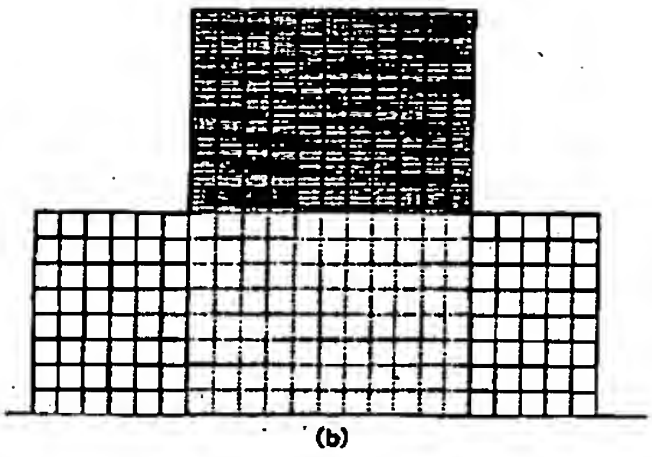
【図11】



【図15】

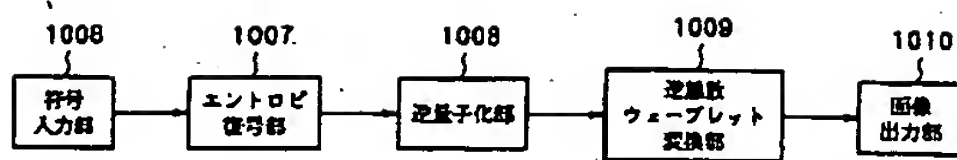


(a)

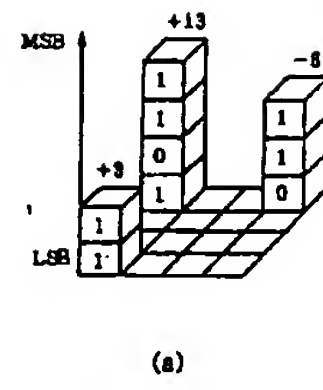


(b)

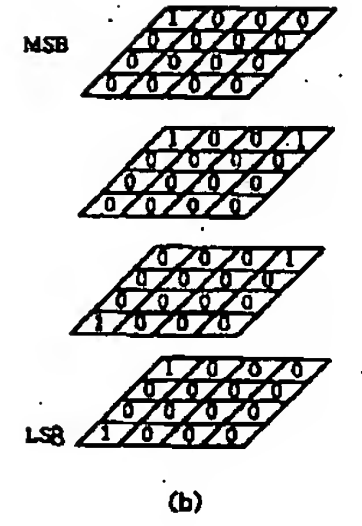
【図17】



【図16】

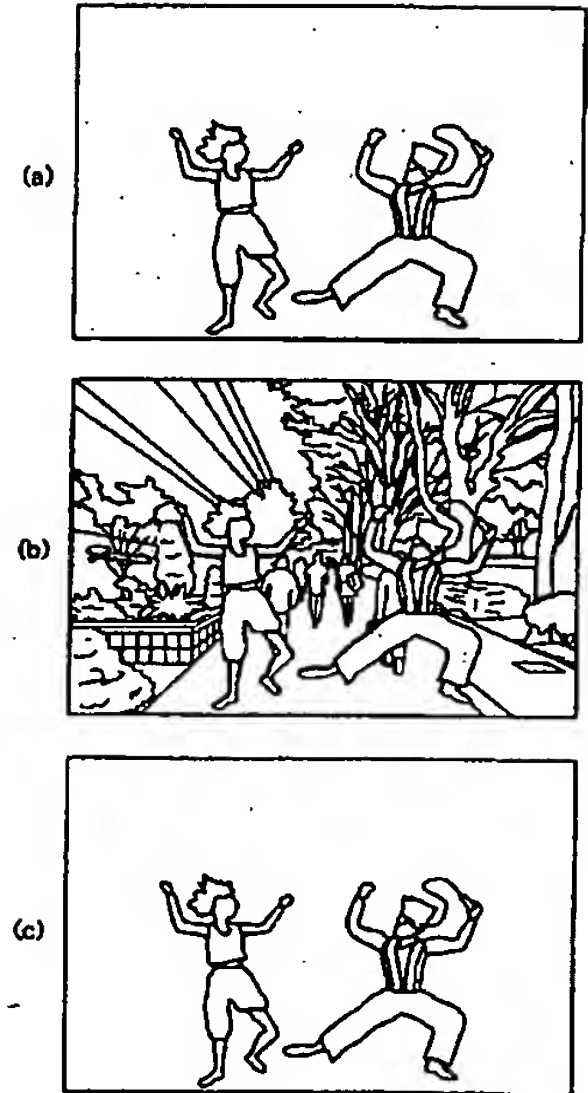


(a)



(b)

【図18】



フロントページの続き

Fターム(参考) 5B057 BA24 CA12 CA16 CB12 CB18
CC02 CG05 CH01 CH11
5C059 KK01 MA00 MA24 MA31 MB03
MB26 MD02 PP01 RB02 RB18
RC12 SS26 TA53 TB18 TC47
TD08 UA02 UA05 UA31 UA39
5C078 AA04 BA53 CA00 DA01 DA02
DB05 DB19
5J064 AA01 BA09 BA16 BA17 BC01
BC02 BC16 BC29 BD01
9A001 BB02 BB03 BB04 EE02 EE04
EE05 GG01 HH27 HH28 JJ20
KK56